

Simplification algébrique des fonctions:

→ La simplification vise à réduire le nombre de portes utilisées \Rightarrow réduire le coût et la complexité d'un logigramme.

→ on va se servir des théorèmes de l'algèbre de

Boole (voir Annexes) pour les fonctions

F_1 , F_2 et F_3 (refaire la même chose

pour le reste)

Exercice 1

1 (Élément Absorbant)

$$1/ F_1 = BC + AC + AB + B = B(1 + A)C + AC = B + AC$$

ou bien:

$$F_1 = \underbrace{BC + AC + AB + B}$$

$$\downarrow B + BC + AB = B \text{ (Théorème d'absorption)}$$

d'où: $F_1 = AC + B$

$$2/ F_2 = (A + \bar{B}) \cdot \underbrace{(A\bar{B} + C)} \cdot C =$$

$$= C \text{ (par absorption)}$$

d'où $F_2 = (A + \bar{B})C = AC + C\bar{B}$

$$\begin{aligned}
 B/F_3 &= \bar{A}B\bar{C} + A\bar{B}\bar{C} + ABC + \bar{A}BC \\
 &= B(\bar{A}\bar{C} + A\bar{C} + AC + \bar{A}C) = B(\bar{A}(\bar{C}+C) + A(\bar{C}+C)) \\
 &= B(\bar{A}+A) \quad \text{(complémentation)} \\
 &= B
 \end{aligned}$$

d'où $F_3 = B$.

Exercice 2

1/ Calcul de l'expression de \bar{F} .

Il convient de simplifier F à priori, et l'écrire sous la forme de produits de sommes (P.S.)

$$\begin{aligned}
 F &= \bar{a}\bar{c} + b\bar{c} + \bar{a}\bar{d} + b\bar{d} = \bar{a}(\bar{c} + \bar{d}) + b(\bar{c} + \bar{d}) \\
 &= (\bar{a} + b)(\bar{c} + \bar{d}) \quad \text{--- (1)}
 \end{aligned}$$

donc: $\bar{F} = \overline{(\bar{a} + b)(\bar{c} + \bar{d})}$

et en appliquant le théorème de De Morgan,

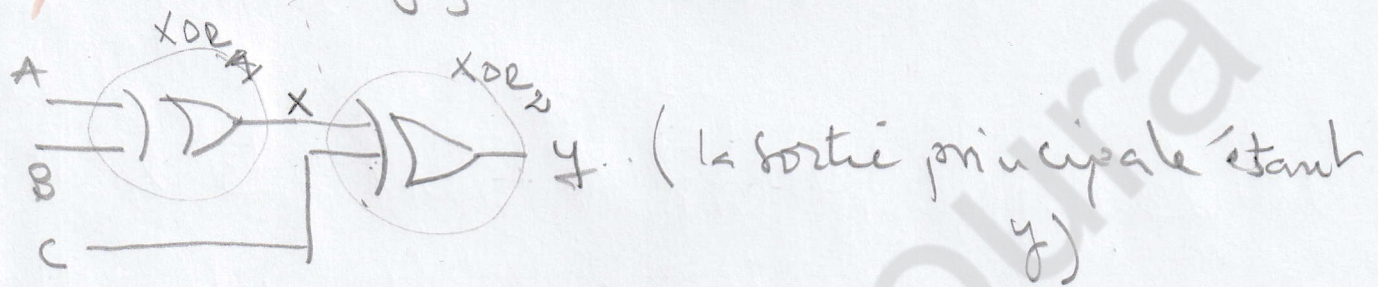
on obtient:

$$\begin{aligned}
 \bar{F} &= \overline{(\bar{a} + b)} + \overline{(\bar{c} + \bar{d})} = (\bar{\bar{a}} \cdot \bar{b}) + (\bar{\bar{c}} \cdot \bar{\bar{d}}) \\
 &= a \cdot b + c \cdot d.
 \end{aligned}$$

2/ Dresser la table de vérité d'une fonction à partir d'un logigramme revient à le décomposer en parties élémentaires, donc (2)

Variables intermédiaires jusqu'à l'arrivée en
sortie principale que l'on veut donner
l'état. \Rightarrow table de vérité.

Soit le logigramme suivant :



\rightarrow c'est l'association de deux (02) portes XOR,
soit x la sortie de la porte XOR dont A et B sont
les entrées : Donc le problème revient à dresser
une table de vérité de 3 entrées (A, B et C)
donc $2^n = 2^3$ combinaisons, remplir la sortie
x pour les entrées A et B puis remplir la sortie
y pour les entrées x et C.

\rightarrow N'oubliez pas que vous devez connaître
par coeur les tables de vérité des portes
usuelles (AND, OR, NAND, NOR, XOR, XNOR - - etc)
ce qui vous facilite la tâche d'avantage.

→ par exemple:

la porte XNOR vérifie si les entrées sont égales

la porte $XOR = \overline{XNOR}$ vérifie si les entrées sont différentes.

⇒ $XOR_1 = 1 \rightarrow$ pour $A \neq B$.

$XOR_2 = 1 \rightarrow$ pour $y \neq c$.

d'où la table de vérité du logigramme donné :

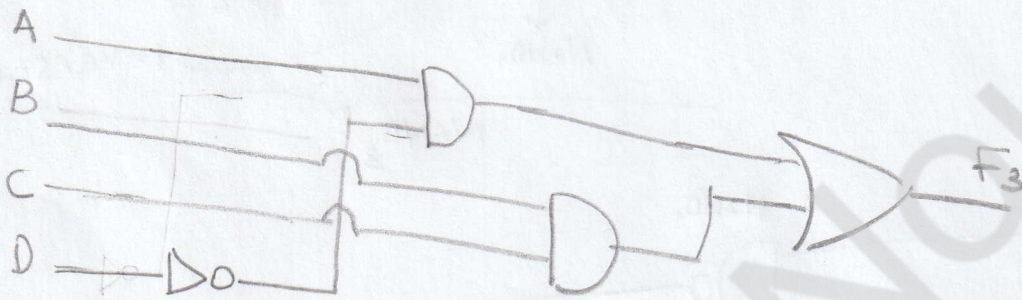
A	B	C	X	Y
0	0	0	0	0
		1	0	1
	1	0	1	1
		1	1	0
1	0	0	1	1
		1	1	0
	1	0	0	0
		1	1	0

Exercice 3:

Schémas logiques (ou circuits logiques)
ou encore Logigramme en utilisant différentes portes.

1° portes Et, Ou et inverseurs

considérant $F_3 = A\bar{D} + BC$.



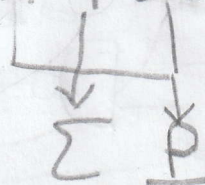
2° portes Non Et (NAND) et inverseurs

→ La même fonction peut avoir plusieurs formes équivalentes. L'intérêt de l'utilisation des portes NAND est qu'elles coûtent moins cher,

→ Dans ce cas, on doit commencer d'une forme disjonctive \Rightarrow forme Sommes de produits

$$\Rightarrow \text{portes NAND} \equiv \sum P$$

→ Nous avons déjà $F_3 = A\bar{D} + B\cdot C$ sous la forme $\sum P$.



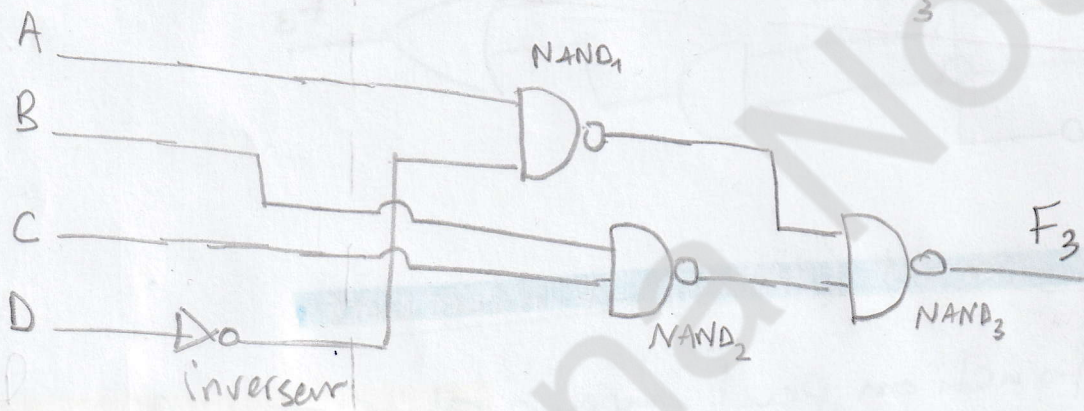
→ appliquer $F_3 = \overline{\overline{F_3}}$ (propriété d'involution)

→ appliquer le théorème de De Morgan.

pour le donc

$$F_3 = \overline{\overline{F_3}} = \overline{A \cdot \overline{D} + BC} = \overline{(A \cdot \overline{D}) \cdot (B \cdot C)}$$

\downarrow NAND₁ NAND₂ inverseur
 NAND₃



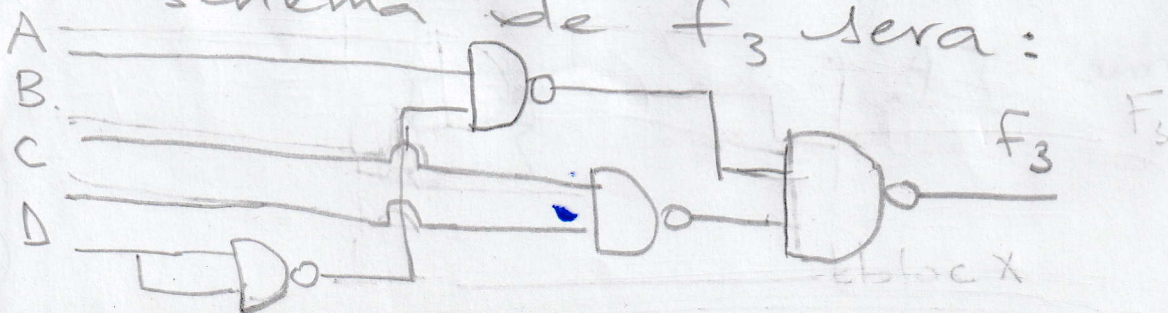
Remarque:

si la question était de donner le schéma logique avec des portes NAND seulement, l'inverseur (\overline{D}) doit être remplacé par une porte NAND.

Orma : $\overline{D} = \overline{D \cdot D}$ (propriété d'idempotence) donc

$$A \xrightarrow{D} \overline{D} \Leftrightarrow \overline{D \cdot D}$$

et le schéma de f_3 sera :



3°/ Portes NOR (NOR) et inverseurs:

→ La même procédure est appliquée dans ce cas que pour le NAND, sauf que l'on doit démarrer d'une forme conjonctive \Rightarrow forme produits des Sommes.

Exemple:
$$y = (A+B) \cdot (C+DE) \cdot (G+\bar{C})$$

donc: Portes NOR = PΣ

$$F_3 = A\bar{D} + BC.$$

→ En appliquant les propriétés de distributivité

$$A + BC = (A+B) \cdot (A+C) \quad \text{sur } F_3, \text{ on trouve:}$$

on trouve

$$F_3 = A\bar{D} + BC = (A\bar{D} + B)(A\bar{D} + C) = (A+B)(\bar{D}+B)(A+C)(\bar{D}+C) \\ = (A+B)(\bar{D}+B)(A+C)(\bar{D}+C) \quad (\text{forme P}\Sigma).$$

$$F_3 = \overline{\overline{F_3}} = \overline{(A+B)(\bar{D}+B)(A+C)(\bar{D}+C)}$$

avec théorème de De Morgan, on trouve:

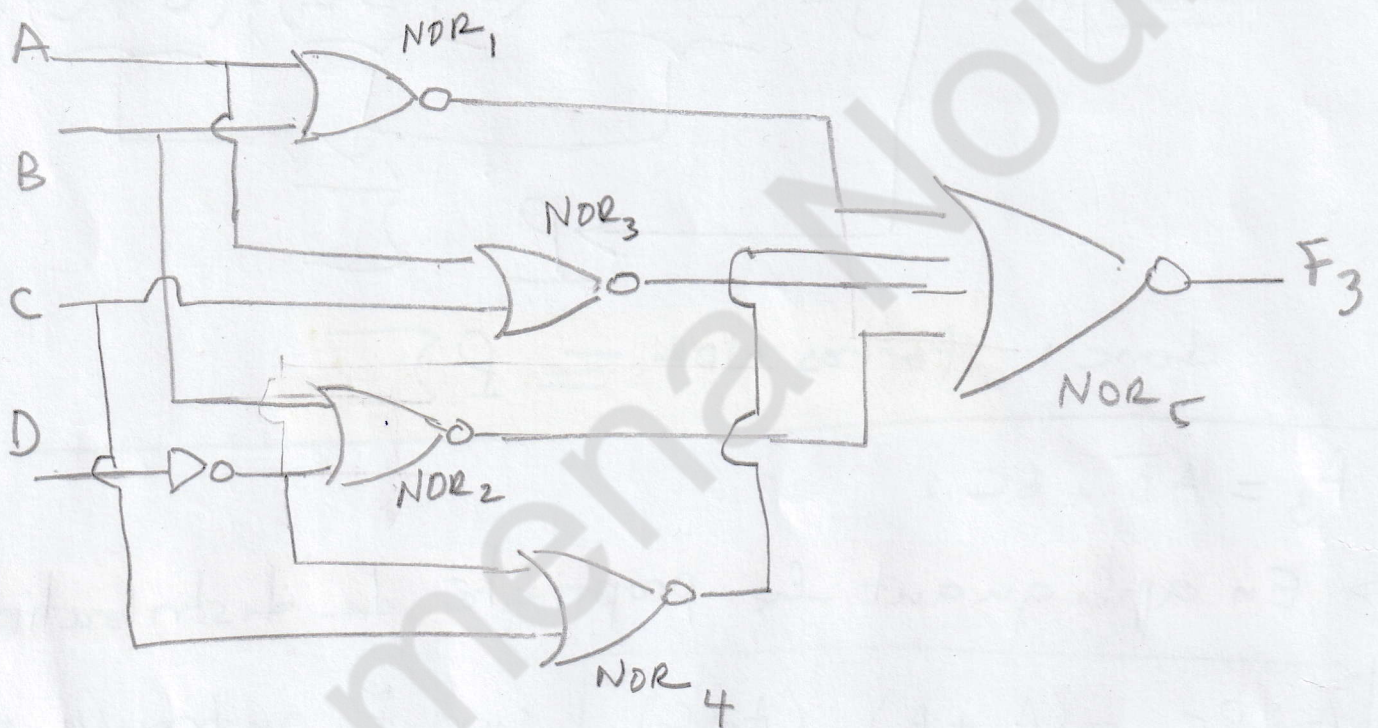
(*)

$$\overline{\overline{F_3}} = F_3 = \overbrace{(A+B)}^{\text{NOR}_1} + \overbrace{(\overline{D}+B)}^{\text{NOR}_2} + \overbrace{(A+C)}^{\text{NOR}_3} + \overbrace{(\overline{D}+C)}^{\text{NOR}_4}$$

→ inversement

NOR₅

→ Le schéma logique (logigramme) avec NOR et inverseurs sera donc :



Remarque :

→ si l'on vous demande un logigramme avec **des portes NOR seules, (sans inverseurs)**, l'inverseur (\overline{D}) doit être remplacé par une porte NOR.

→ On a $\overline{D} = \overline{D+D}$ (théorème d'Idempotence).

donc : $\overline{D} \rightarrow \overline{D+D} \equiv \overline{D} \rightarrow$ (8)

Exercice 4:

1/ vous devrez suivre la démarche donnée dans l'exercice 3, partie 2/, pour réaliser les circuits logiques des fonctions f_1 , f_2 et f_3 avec les portes NAND seulement.

$$\begin{aligned} 2/ F(A, B, C, D) &= F = \underbrace{A\bar{B}}_{\text{entrées}} \cdot (C\bar{D} + \bar{C}D) + \bar{A}B(C\bar{D} + \bar{C}D) \\ &= \underbrace{(C\bar{D} + \bar{C}D)}_{\text{XOR}} \cdot \underbrace{(A\bar{B} + \bar{A}B)}_{\text{XOR}} \end{aligned}$$

On a donc:

$$F = (A \oplus B) \cdot (C \oplus D)$$

Le logigramme de f est :

