**TD02 : Circuits combinatoire usuels**

**Exercice 01 :**

1. Les tables de vérités d’un demi additionneur est d’un additionneur :
2. Les équations de sortie :

Demi additionneur :

S =

R=

Additionneur

S=

R=

1. Le circuit logique (schéma) qui implémente le complément à deux est :

**Exercice 02 :**

Le circuit combinatoire (schéma) qui implémente l’addition et la soustraction de 2 nombres a et b en terme du signal cmd est donné comme suit :